PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2003-125596

(43)Date of publication of application: 25.04.2003

(51)Int.CI.

HO2P 7/06 B60J E05F 15/20 // B60R 1/00

(21)Application number: 2001-315308

(71)Applicant: OMRON CORP

(22)Date of filing:

12.10.2001

(72)Inventor: YANAI HIROICHI

UENO HIROSHI

SUGIURA SETSUHIKO

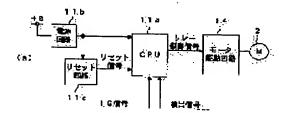
(8)

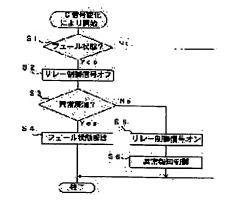
(54) DRIVER

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a driver (e.g. a power window driver in a vehicle) in which a fail-safe function against such an abnormality as a motor 2 operates freely is realized at a low cost, and a fail state where the fail-safe function operates is released automatically when an abnormality is released.

SOLUTION: When an abnormality detection signal is inputted to a CPU 11a and the CPU 11a detects an abnormality, a fail state where conduction control of two relay coils 15 and 16 is the drive circuit 14 of a motor 2 is performed forcibly is brought about in order to stop the motor 2 forcibly by operating both relay coils. After the fail state is brought about, the forced conduction control is interrupted temporarily as required and a decision is made whether the abnormality is present or not. If the abnormality is not detected, fail reset control for releasing the fail state is executed (steps S1-S5).







(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2003-125596 (P2003-125596A)

(43)公開日 平成15年4月25日(2003.4.25)

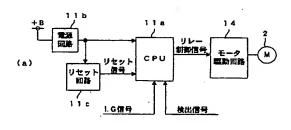
識別記号	FΙ		テーマコード(参考)
	H02P	7/06	G 2E052
			K 3D127
	E05F 1	5/20	5 H 5 7 1
	B60R	1/00	С
# B 6 0 R 1/00	B60J	1/17	Α
	審査請求	未請求 請求項の数	(3 OL (全 10 頁)
特願2001-315308(P2001-315308)	(71)出願人	000002945	
		オムロン株式会社	
(22)出願日 平成13年10月12日(2001.10.12)		京都市下京区塩小路	通堀川東入南不動堂町
		801番地	
	(72)発明者	谷内 博一	
		京都市下京区塩小路	通堀川東入南不動堂町
		801番地 オムロン	株式会社内
	(72)発明者	植野 弘	
		京都市下京区塩小路	通堀川東入南不動堂町
		801番地 オムロン	株式会社内
	(74)代理人	100096699	
		弁理士 鹿嶋 英貴	
			最終頁に続く
	特顧2001-315308(P2001-315308)	H02P E05F 1 B60R B60J 審査請求 特顯2001-315308(P2001-315308) (71)出願人 平成13年10月12日(2001.10.12) (72)発明者	田 0 2 P 7/06 E 0 5 F 15/20 B 6 0 R 1/00 B 6 0 J 1/17 審査請求 未請求 請求項の数 特願2001-315308(P2001-315308) (71)出願人 000002945 オムロン株式会社 京都市下京区塩小路 801番地 (72)発明者 谷内 博一 京都市下京区塩小路 801番地 オムロン核 (72)発明者 植野 弘 京都市下京区塩小路 801番地 オムロン核 (74)代理人 100096699

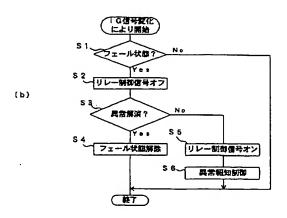
(54) 【発明の名称】 駆動装置

(57)【要約】

【課題】 モータ2が勝手に作動する異常に対するフェールセーフ機能が低コストに実現され、このフェールセーフ機能が働くフェール状態になった場合、その後異常が解消されれば自動的にフェール状態が解除される駆動装置(例えば、車両におけるパワーウインド駆動装置)を提供する。

【解決手段】 CPU11aに前記異常検知のための検出信号を入力し、CPU11aが前記異常を検知すると、モータ2の駆動回路14における二つのリレー15,16をいずれも作動させてモータ2を強制停止させるべく、リレーコイルの強制的な通電制御を行うフェール状態となり、このフェール状態となった後には、前記強制的な通電制御を必要に応じて一時的に停止して前記異常の有無を判定し、前記異常が検知されなければフェール状態を解除するフェール復帰制御(ステップS1~S5)を実行する構成とする。





1

【特許請求の範囲】

モータに電源供給してそれぞれモータを 【請求項1】 正転又は逆転させる二つのリレーを有し、モータの正転 方向又は逆転方向の動作を指令する操作部の作動状態に 応じて、前記二つのリレーのうちのいずれか一方を作動 させてモータを正転方向又は逆転方向に駆動する駆動装 置であって、

前記操作部がモータの動作を指令していない状態にある にもかかわらずモータが駆動されている異常を検知する と、前記二つのリレーをいずれも作動させるべく、前記 二つのリレーのうちの少なくとも一方のコイルの強制的 な通電制御を行うフェール状態となり、このフェール状 態を継続する制御手段を備え、

前記制御手段は、前記フェール状態となった後、前記強 制的な通電制御を必要に応じて一時的に停止して前記異 常の有無を判定し、前記異常が検知されなければ前記フ ェール状態を解除し、前記異常が検知されれば前記フェ ール状態を維持するフェール復帰制御を実行することを 特徴とする駆動装置。

【請求項2】 前記制御手段は、前記異常を検知した際 にモータが駆動されている方向を検知し記憶する機能を 有し、

前記フェール復帰制御においては、前記方向とは逆方向 にモータを駆動する側のリレーのみを通電制御する状態 として、前記異常の有無を判定することを特徴とする請 求項1記載の駆動装置。

【請求項3】 前記モータが車両の可動部駆動用のモー タであることを特徴とする請求項1又は2記載の駆動装

【発明の詳細な説明】

[0001]

- 【発明の属する技術分野】本発明は、車両の窓開閉用な どのモータを駆動する駆動装置に係り、モータが勝手に 作動する異常に対するフェール状態になった場合でも、 その後異常が解消されれば自動的にフェール状態が解除 される駆動装置に関する。

[0002]

【従来の技術】一般に、車両のパワーウインド(特に運 転席ウインド)などの開閉機構の制御方式としては、ウ インドの自動反転機能(挟み込み防止機能)等を実現す 40 る電子制御が主流になっている。このため、前記開閉機 構の駆動源であるモータに適宜電源供給してその動作を 制御する駆動装置としては、リレーによる駆動方式を採 用し、マイクロコンピュータ(以下、マイコンという) を含む制御回路を備えたものが一般的になっている。以 下、この種の駆動装置を含むシステムの一例(パワーウ インドシステム)を図5により説明する。

【0003】(パワーウインドの本体構成)まず、パワ ーウインドの本体構成例の概略について説明する。図5 に示すように、例えば車両のドア1の内部には、モータ 50 出力信号としては、位相の異なる二つのパルス信号PL

2が設けられ、このモータ2の出力軸の回転は、図示省 略した伝達手段によってウインドガラス3(可動部)を 支持するキャリアプレート(図示省略)の上下動作に変 換されて伝達され、モータ2が一方向に作動するとウイ ンドガラス3が例えば閉動し(即ち、上昇方向に作動 し)、モータ2が他方向に作動するとウインドガラス3 が例えば開動する (即ち、下降方向に作動する) 構成と なっている。ここでモータ2は、通常直流モータであ り、モータ2には、その作動速度に反比例した周期でパ ルス信号を出力するパルス発生器4が付設されている。 【0004】 (駆動装置の構成) 次に、上記パワーウイ ンドを制御する駆動装置である制御ユニット10の基本 構成例について説明する。本例の制御ユニット10は、 図5に示すように、制御回路11と、モータ駆動回路1 4などを備える。ここで、制御回路11は、センサ類及 び操作スイッチからの入力信号に応じて、ウインド駆動 用のモータ2を制御するマイコンを含む回路であり、本 発明の制御手段に相当する。この制御回路11は、CP U11aを有し、また、動作プログラムや各種設定値等 を記憶又は一時記憶するROM或いはRAMなどのメモ リ (図示省略)、或いは信号の入出力のためのインター フェース(図示省略)などを備えている。また、所定電 圧(例えば、5V)を生成してCPU11a等に供給す る電源回路11bと、電源回路11bの出力電圧の低下 を検出してCPU11aにリセット信号を入力するリセ ット回路11cを備えている。なお、車両のイグニショ ン(IG) スイッチがオフされても、CPU11aはリ

【0005】次に、モータ駆動回路14は、モータ2の 各端子をグランド側又は高電位電源側(いわゆる+B電 位の電源ライン)に接続するリレー15,16と、これ らリレー15, 16のコイル15a, 16aを駆動する ためのトランジスタ17, 18 (スイッチング素子)を 有する。なお、リレー15のコイル15aが励磁される と、リレー15の接点15bが、モータ2の一方の端子 をグランド側に接続する状態から高電位電源側に接続す る状態に切り替わり、モータ2が一方向に作動する (こ の場合、ウインドガラス3が閉動する)。また、リレー 16のコイル16aが励磁されると、リレー16の接点 16 bが、モータ2の他方の端子をグランド側に接続す る状態から高電位電源側に接続する状態に切り替わり、 モータ2が他方向に作動する(この場合、ウインドガラ ス3が開動する)構成となっている。

セットされず、車両のバッテリ電圧が低下しない限りC PU11aや制御回路11内の記憶データ(特にフェー

30 ル状態に関する情報)は消滅しない。

【0006】また、制御回路11には、前述のパルス発 生器4の出力信号が入力されており、これによりモータ 2の回転量(ウインドガラス3の作動量)や作動速度が 判定できるようになっている。なお、パルス発生器4の

4

SAとPLSBが出力され、これらのパルス信号の位相関係から、制御回路11 (即ち、CPU11a)がモータ2の回転方向を検知可能となっている。また、制御回路11には、操作スイッチであるアップスイッチ21、ダウンスイッチ22、オートスイッチ23の操作信号が入力される。これら操作スイッチは、図示省略した操作部(例えば、車両ドアの肘置き表面に設けられた操作ノブ)の操作に応じて接点が作動するものであり、この場合、いわゆるマニュアルアップの操作がなされると、アップスイッチ21のみが作動し、マニュアルダウンの操作がなされると、ダウンスイッチ22のみが作動する。また、いわゆるオートアップの操作がなされると、アップスイッチ21とオートスイッチ23が作動する。オートスイッチ23が作動する。

【0007】そして、制御回路11は、アップスイッチ21或いはダウンスイッチ22の操作信号のみが入力されたときには、トランジスタ17,18の何れか一方を作動させることによりモータ2を所定方向に作動させて、ウインドガラス3のマニュアル操作による開閉動作20を実現する。また制御回路11は、上記操作信号に加えてオートスイッチ23の操作信号が入力されたときには、ウインドガラス3が全閉又は全開になるまで自動的にモータ2を所定方向に作動させるオートアップ或いはオートダウンを実現する処理機能を有する。

【0008】ところで、以上説明したような駆動装置を 含むシステムにおいては、操作部がモータ2の動作を指 令していない状態(いいかえると、CPU11aがトラ ンジスタ17, 18を駆動する制御信号を出力していな い状態)にあるにもかかわらずモータ2が駆動される異 30 常が生じる恐れがある。例えば、いわゆるマイグレーシ ョンによってトランジスタ17又は18が駆動されてい ないのにオンする故障(いわゆるオン故障)が発生する と、制御信号が出力されていないのにモータ2が駆動さ れウインドガラス3が勝手に作動してしまう可能性があ る。ここで、マイグレーションとは、基板洗浄の際に僅 かに残った水分などによって、端子接続用の半田などが 成長して伸びる現象をいう。なお、上記異常が起こる要 因としては、上述したスイッチング素子のオン故障以外 にも、リレー接点の溶着や、水没時のリーク電流などが 40 あり得る。

【0009】そこで、特に車両などの高い安全性や信頼性が要求される分野では、上述したような駆動装置に、上記異常に対するフェールセーフ機能を設けることが要求されており、このフェールセーフ機能としては、リレーを強制的にオンさせる方式が低コストなものとして考えられている。例えば、実用新案登録公報第2594573号(実開平7-29732号)には、モータの端子電圧検出に基づいて上記異常を検知して、両リレーを強制駆動するものが開示されている。両リレーを駆動すれ50

ば、一方のリレーのみが故障によってオンしていても、 モータの両端子が必ず同電位になるため、モータの駆動 を強制停止できる。このため、この方式であれば、例え ば上記異常発生時に電源ラインを遮断するフェール用リ レーを別個に設けるなどの必要がなく、低コストで前記 フェールセーフ機能が実現できる。

[0010]

【発明が解決しようとする課題】しかしながら、上述し たようなフェールセーフ機能を有する駆動装置にあって は、フェールセーフ機能が働きフェール状態になった後 の制御処理については、従来なんら提案がなされていな い。例えば、上述した公報にもこの点についての記載は 見当たらない。このため、上述したような駆動装置を実 用化するにあっては、以下のような問題点が生じる。即 ち、フェール状態になったまま放置された場合、たとえ その後に前記異常が解消したとしても、フェール状態が 維持され、リレーの強制駆動のための通電制御が維持さ れるため、装置の暗電流が無駄に増大したままとなる。 例えば、モータが勝手に動いている異常を検知するの に、図5に示すようなパルス発生器4の出力を使用して いた場合、ノイズによるパルス発生器4の出力の一時的 な誤検出によって前記フェールセーフ機能が誤って作動 してしまう恐れがあり、このような誤動作が起きた場合 には、その後パルス発生器4の出力が正常に戻ってもフ ェール状態が維持されて、暗電流が増大したままとな る。そして例えば車両の場合、このように駆動装置の暗 電流が増大したままになると、車両のバッテリ上がりが 発生する可能性がある。

【0011】なお、駆動装置の制御回路が適宜リセット されフェール状態の記憶情報がその都度消去される構成 であると仮定すると、このリセット時に、前記異常が解 消されていれば、上記フェール状態は結果として解除さ れ、暗電流が増大した状態がこの時点で終わる。しか し、例えば車両のように高い安全性や信頼性が要求され る分野では、このような構成は許されず、一旦フェール 状態になった場合には基本的にフェール状態の記憶情報 が維持される構成であるため、前述したようにバッテリ 上がりが生じるなどの実害を招来する可能性がある。と いうのは、例えば車両におけるIGスイッチがオンから オフに或いはオフからオンに操作された時でも、図5に 示すようにCPU11aには常に電源が供給されてお り、CPU11aがリセットされるわけではない。この ためCPU11aは、IGスイッチ等の操作に無関係に フェール状態をいつまでも継続するため、一旦発生した 前述の異常がその後解消されたとしても、リレーの強制 通電がいつまでも継続され、異常が解消されたにもかか わらずバッテリ上がりを生じる可能性がある。そこで本 発明は、モータが勝手に作動する異常に対するフェール セーフ機能が低コストに実現された駆動装置であって、 しかも前記フェールセーフ機能が働くフェール状態にな

った場合でも、その後前記異常が解消されれば自動的に フェール状態が解除される駆動装置を提供することを目 的としている。

[0012]

【課題を解決するための手段】本発明による駆動装置 は、モータに電源供給してそれぞれモータを正転又は逆 転させる二つのリレーを有し、モータの正転方向又は逆 転方向の動作を指令する操作部の作動状態に応じて、前 記二つのリレーのうちのいずれか一方を作動させてモー タを正転方向又は逆転方向に駆動する駆動装置であっ て、前記操作部がモータの動作を指令していない状態に あるにもかかわらずモータが駆動されている異常を検知 すると、前記二つのリレーをいずれも作動させるべく、 前記二つのリレーのうちの少なくとも一方のコイルの強 制的な通電制御を行うフェール状態となり、このフェー ル状態を継続する制御手段を備え、前記制御手段は、前 記フェール状態となった後、前記強制的な通電制御を必 要に応じて一時的に停止して前記異常の有無を判定し、 前記異常が検知されなければ前記フェール状態を解除 し、前記異常が検知されれば前記フェール状態を維持す るフェール復帰制御を実行するものである。この駆動装 置によれば、前記異常発生時に二つのリレーを駆動状態 とすることによってモータ駆動状態が強制停止されるか ら、前記異常発生時のフェールセーフ機能が低コストに 実現できる。しかも、フェール状態となった後には、上 記フェール復帰制御によって、前記異常が解消したか否 かが判定され、解消されている場合にはフェール状態が 解除される(リレーの強制通電が停止される)。このた め、前記異常が解消されたにもかかわらず、リレーの強 制通電が継続されて、装置の暗電流が増大した状態がい つまでも継続されてしまう問題が解消される。特に、車 両における駆動装置の場合には、上記暗電流の増大状態 が継続することによる車両のバッテリ上がりが回避され る。

【0013】なお、前記フェール状態では、二つのリレ ーを強制通電すべくそのための制御信号(両リレーをオ ンさせる制御信号)を出力する態様でもよいが、モータ が勝手に作動した方向とは逆方向にモータを駆動する側 のリレーのみを通電制御する制御信号(逆方向のリレー のみをオンさせる制御信号)を出力する態様でもよい。 モータが勝手に作動した方向のリレーは、故障によって オンしているため、残りの逆方向のリレーのみをオンす る制御を行えば、結果的に両方のリレーが作動しモータ の強制停止が実現できるからである。但し、この場合に は、モータが勝手に作動していること自体を検出すると ともに、モータの作動方向も検出する必要がある。また この場合、前記フェール復帰制御においては、必ずしも 強制的な通電制御(逆方向のリレーのみをオンさせる制 御信号出力)を停止する必要はない。最初の異常が解消 すれば、モータが勝手に作動していた方向のリレーがオ 50

フするため、逆方向のリレー駆動を維持していれば、今 度は逆方向にモータが作動することになり、この逆方向 への作動によって最初の異常が解消したことが検知でき るからである。また、前記制御手段は、例えばマイコン を含む制御回路と、この制御回路の制御で各リレーコイ ルの通電ラインの開閉を行うスイッチング素子(例え ば、トランジスタ)とから構成できる。また、本発明に おける「モータ」とは、電力によって2方向に機械的な 駆動力を出力するアクチュエータであって、必ずしも回 10 転型モータに限られず、例えばリニアモータであっても よいことはいうまでもない。また、本発明における「正 転」又は「逆転」とは、「モータ」の一方向又は他方向 の動作を意味し、必ずしも一方向又は他方向の回転運動 に限定されるものでない。

【0014】また、この発明の好ましい態様は、前記制 御手段が、前記異常を検知した際にモータが駆動されて いる方向を検知し記憶する機能を有し、前記フェール復 帰制御においては、前記方向とは逆方向にモータを駆動 する側のリレーのみを通電制御する状態として、前記異 常の有無を判定するものである。このような態様である と、前記フェール復帰制御において、異常が解消されて いない場合にはモータが作動しないことになり、前記フ ェール復帰制御においてモータが一時的に作動してしま う現象が起きない可能性が高く、安全面において特に有 利である。というのは、前記フェール復帰制御において は、両方のリレーを駆動する制御信号を一時的にいずれ もオフにして、モータが作動した場合には異常が解消さ れていないと判定し、モータが作動しなければ異常が解 消したと判定するようにしてもよい。しかし、前述した スイッチング素子のオン故障などは、通常は自然に正常 に戻ることはまずないので(即ち、前記フェール復帰制 御において異常が解消されていないと判定されるケース の方が確率的には多いので)、この場合には、前記フェ ール復帰制御においてモータが一時的に作動する可能性 が高い。いいかえると、異常が解消されずフェール状態 が継続している間は、前記フェール復帰制御が行われる 度に、一時的にせよ毎回モータが勝手に作動してしま い、安全性が損なわれる恐れがある。これに対し、前述 した態様(逆方向のリレーのみを通電制御する状態とし て、異常の有無を判定する態様)であると、モータが逆 方向に作動した場合には異常が解消されたと判定し、モ ータが作動しなければ異常が解消されていないと判定す ることになる。即ち、前記フェール復帰制御において、 異常が解消されていない場合にはモータが作動しないこ とになる。したがって、異常が解消されずフェール状態 が継続している間は、前記フェール復帰制御が行われる 度にモータが作動することはなくなり、高い安全性が確 保される。

【0015】なお、本発明のモータは、例えば車両の可 動部駆動用のモータである。即ち、本発明の駆動装置

7

は、車両におけるなんらかの可動部の駆動システム(例えば、パワーウインド駆動システム)に適用できる。車両の可動部駆動システムに本発明が適用されれば、スイッチング素子のオン故障や車両の水没事故などが起きた場合にも、車両の可動部(例えば、ウインド)が車両の運転者等の意図に無関係に誤動作することが信頼性高く回避されることになり、車両の信頼性や安全性向上に貢献できる。また、既述したように暗電流の増大状態が放置されることによって、車両のバッテリ上がりが生じる可能性を低減できる。なおここで、車両の可動部は、車で出ているよい。即ち、本発明は、例えば車両のパワーウインドの駆動装置に適用することもできる。

[0016]

【発明の実施の形態】以下、本発明の実施の形態とし て、本発明を車両のパワーウインドに適用した形態例 を、図面に基づいて説明する。図1 (a) は、本例のパ ワーウインド駆動装置の要部構成を示す図である。図1 (b), 図2(a)は、同駆動装置の制御処理を示すフ ローチャートである。また、図2(b)は、CPU(マ イコン)の状態遷移図である。また、図3(a)~ (c)及び図4(a)~(c)は、異常検知のための検 出回路の各種具体例を示す図である。なお、本例の基本 構成は図5に示した既述の構成と同じであり、図5と同 じ構成要素には同符号を付して重複する説明を省略す る。本例では、図1(a)に示すように、図5に示した パルス発生器4の出力、或いは図3及び図4に示した何 れかの検出回路の出力が、異常検知のための検出信号と して、CPU11aの割り込みポートに入力されてい る。また、車両のIGスイッチのオンオフ状態を示す信 号(IG信号)も、CPU11aに入力されている。 【0017】また、図2 (b) に示すように、CPU1 1 aの状態には、電源投入時 I G判定状態と、WAIT モード(スリープ状態)と、待機モードと、動作モード がある。このうち、電源投入時IG判定状態は、電源投 入時(リセット時)にIGスイッチの状態を判定する状 態であり、この状態でIGスイッチがオンであれば待機 モードに移行し、オフであればWAITモードに移行す る。なお、電源投入時(例えば、バッテリ交換のために 新たなバッテリを接続した時)には、通常は I Gスイッ チはオフであるため、通常はWAITモードに移行す る。次にWAITモードは、電力消費を抑えるための低 消費電力モードである。この状態で、IGスイッチのオ フからオンへの変化、或いは割り込み信号の検出などが あると、マイコンはウェイクアップして待機モードに移 行する。次に待機モードは、マイコンがウェイクアップ し、各入力信号の状態変化を監視している状態である。 また動作モードは、各入力信号の変化によって定められ 50 たルーチンの処理を実行し所定の信号を出力する状態である。なお、待機モードに移行すると、各入力信号の状態変化に応じて、動作モード又は待機モードに遷移し、 IGスイッチがオフ操作されると、所定の遅延時間経過後にWAITモードに移行する。

【0018】次に、本発明の特徴部分に関連する制御回 路11(CPU11a)の主な制御処理を説明する。C PU11a (マイコン) は、待機モード又はWAITモ ードにおいて、異常検知のための検出信号(例えば、パ ルス発生器4の出力、或いは図3乃至図4に示すような 検出回路の出力)が割り込み入力として入力されると、 WAITモードの場合にはウェイクアップを実行した 後、図2(a)に示す一連の処理(ルーチン)を実行す る。まず、ステップS11で、リレー制御信号(トラン ジスタ17又は18を駆動する制御信号)を必要に応じ てオフにする。ここでは、二つのリレー15,16の制 御信号を両方ともオフにしてもよいが、入力された検出 信号によってモータ2の動作方向(即ち、通電方向)が 検知できる場合には、その方向にモータ2を作動させる リレー制御信号のみをオフとして、その方向と逆のリレ 一制御信号のみをオンとしてもよい。

【0019】次いでステップS12で、検出信号に基づ いて異常か否か判定する。即ち、ステップS11でリレ ー制御信号を両方ともオフにしたにもかかわらず、モー タ2が作動していること (或いは通電状態にあること) を示す検出信号が読み取れた場合、或いは、ステップS 11で逆方向のリレー制御信号のみをオンとしたにもか かわらず、モータ2が停止していること(或いは非通電 状態にあること)を示す検出信号が読み取れた場合に は、スイッチング素子15又は16のオン故障等が発生 した異常状態であると判定する。そして、異常状態と判 定した場合は、ステップS13に進み、それ以外の場合 には正常である(或いは、スイッチング素子の軽度のオ ン故障等が生じている)として本ルーチンを終了する。 この際、既に後述のフェール状態になっている状態 (後 述のステップS15によるリレーの強制通電が実行され ている状態)で、このステップS12が実行され、正常 と判定された場合には、リレーの強制通電を停止しフェ ール状態を解除する処理(本発明のフェール復帰制御に 相当する処理)を実行した後に、ルーチンを終了する。 フェール状態において逆方向のリレーのみをオンする強 制通電を実行している場合に、WAITモード等におい て異常 (例えば、一方のリレーのオン故障) が万が一解 消されると、逆方向のリレーのみがオンした状態となっ てモータ2はその逆方向に駆動されることになり、それ を検出する検出信号 (パルス発生器4) が出力されて本 ルーチンが実行されるため、ステップS12で正常確認 した段階でフェール状態を解除する必要があるからであ

【0020】なお、上記ステップS12及び後述のステ

ップS14におけるモータ2の駆動状態の判定は、例え ば、パルス発生器4の何れかの出力PLSA又はPLS Bについて、連続して規定カウント以上のパルスをカウ ントしたときに、モータ2が作動していると判定する方 式でよい。但しこの場合には、ウインドガラス3が全閉 位置又は全開位置に張り付いているときには、モータ2 が駆動されているにもかかわらず、モータ2が停止状態 と判断されてしまうため、モータ2の駆動状態が検知で きない。したがって、好ましくは、後述するような検出 回路(例えば図3乃至図4に示す)によって、モータの 10 通電状態(モータに負荷がかかっている状態)を示す検 出信号が出力されている場合に、モータ2が駆動されて いると判定する態様、或いはこれと上記パルス発生器4 による判定とを組み合わせた態様が望ましい。また、正 常にモータ2が作動し停止した直後の所定時間(例え ば、2秒程度)は、モータがオーバーラン状態にありこ れによって検出信号が出力された可能性(即ち、異常で なく検出信号が出力された可能性)が高いので、この場 合は例えばステップS12を実施しないで、正常と判断 する(即ち、このルーチンを終了する)ようにしてもよ 20

【0021】次に、ステップS13では、異常状態に対 するフェールセーフ機能を働かせるべく、リレー制御信 号を強制的にオンとする(即ち、スイッチ21、22、 23の操作信号が入力されていないのにオンとする) こ とによって、両方のリレー15,16に強制的に作動状 態とする。この際、各リレー15、16をオンさせる制 御信号を両方とも出力する態様でもよいが、割り込み信 号として入力された検出信号によって検知されるモータ 作動方向とは逆方向にモータ2を駆動する側のリレーの 30 みを駆動する制御信号(逆方向のリレーのみをオンさせ る制御信号)を出力する態様でもよい。その後、ステッ プS14では、検出信号に基づいてモータ2の駆動状態 が停止したか否か判定する。そして、停止していればス テップS15に進み、フェール状態であるとしてステッ プS13での通電制御状態を維持して、本ルーチンを終 了する。一方、モータ2の駆動が停止していなければ、 異常検知のための検出信号の検出回路(パルス発生器4 の信号入力回路含む)の故障などが推定されるため、シ ステムをリセットする。

【0022】以上説明した図2(a)の処理によれば、 トランジスタ17、18のオン故障などによって、モー タ2が勝手に駆動状態となった場合には、検出信号の割 り込みによりステップS11以降が実施され、ステップ S12で異常状態であることが確認された上で、リレー の強制通電制御(ステップS13)が実行され、この強 制通電制御が継続されるフェール状態となる(ステップ S15)。なお、ステップS13とS14は、2段階で 行うようにしてもよい。即ち、逆方向のリレーのみをオ ンさせる制御信号を出力した後、モータが停止したか否 50 ば、フェール状態となった後に、異常が解消したか否か

か判定する処理 (ステップS14と同じ処理) を実行 し、停止していればステップS15に進み、停止してい なければ、両方のリレーをオンさせる制御信号を出力し た後、再度モータが停止したか否か判定する処理を実行 し、停止していればステップS15に進み、停止してい なければシステムをリセットするという処理内容でもよ い。このようにすると、最悪の場合に両方のリレーを強 制通電してフェールセーフ機能をより確実に実現できる とともに、可能ならば逆方向のリレーのみを強制通電し て、フェールセーフのために強制通電するリレーの数を なるべく少なくして、フェール状態での暗電流の増加を できるだけ最小限に抑制できる。

【0023】また、CPU11a (マイコン) は、IG 信号の状態変化(IGスイッチのオンからオフへの変 化、或いはオフからオンへの変化)があると、待機モー ドの場合にはWAITモードに移行する前に、WAIT モードの場合にはウェイクアップを実行した後、図1 (b) に示すルーチン (フェール復帰制御を含む処理ル ーチン)を実行する。まず、ステップS1では、前述し たリレーの強制通電を実行するフェール状態となってい るか否かが判定され、フェール状態でない場合にはフェ ール復帰制御が不要であるため本ルーチンを終了する。 一方、フェール状態である場合には、ステップS2に進 み、前述のステップS11と同様にオンされているリレ 一制御信号を必要に応じてオフにする。そして、次のス テップS3では、検出信号に基づいて異常が解消されて いるか否か判定する。即ち、ステップS2でリレー制御 信号を両方ともオフにしたにもかかわらず、モータ2が 作動していること(或いは通電状態にあること)を示す 検出信号が読み取れた場合、或いは、ステップS2で逆 方向のリレーの制御信号のみをオンとしたにもかかわら ず、モータ2が停止していること(或いは非通電状態に あること)を示す検出信号が読み取れた場合には、異常 が解消されていないと判定し、それ以外の場合には異常 が解消されたと判定する。そして、異常が解消されてい ないと判定した場合には、ステップS5に進み、前述の ステップS13と同様にリレー制御信号を強制的にオン として、フェール状態を継続し、さらにステップS6で 異常報知制御を実行した後、本ルーチンを終了する。な お、異常報知制御は、車両のユーザに異常状態であるこ とを報知するために、ランプを点灯させるといった制御 である。ステップS6に処理が進む場合には、異常が一 時的なものではなく確定的なものと推定されるので、こ れをユーザに報知する。一方、ステップS3で異常が解 消されたと判定された場合には、ステップS4でフェー ル状態が解除され、リレーの強制的な通電制御が停止さ れる。なお、ステップS4、S6を経ると本ルーチンを 終了する。

【0024】以上説明した図1(b)の制御処理によれ

が判定され(ステップS2,S3)、解消されている場 合にはステップS4でフェール状態が解除される (リレ 一の強制通電が停止される)。このため、異常が解消さ れたにもかかわらず、リレーの強制通電が継続されて、 駆動装置(制御ユニット10)の暗電流が増大した状態 がいつまでも継続されて、バッテリ上がりが生じる問題 が解消される。また、異常が解消されていない場合に は、異常報知(ステップS6)が行われるため、ユーザ は異常状態を早期かつ確実に認識して、車両を早めに修 理に出すなどの的確な対応が可能となる。また、ステッ プS2で逆方向のリレーの制御信号のみをオンとしてス テップS3の異常判定を行う態様の場合、異常が解消さ れていない場合にはモータが作動しないことになるた め、フェール状態において上記処理が行われる度に (即 ち、IGスイッチが操作される度に) モータが一時的に 作動する弊害が発生しない利点がある。なお本例では、 上述したように、IGスイッチが操作される度にフェー ル復帰制御を実行する構成としているが、これには次の ような理由がある。まず、IGスイッチオン状態で一時 的な異常が発生した場合、IGスイッチをオンからオフ に操作する時にこれが解消されないと、IGスイッチオ フ状態(車両のエンジン停止状態)で暗電流が増大した ままとなり、バッテリ上がりとなる可能性が特に高いか らである。また、IGスイッチオフ状態で一時的な異常 が発生した場合、IGスイッチをオフからオンに操作す る時にこれが解消されないと、フェール状態が維持され てIGスイッチをオン操作したにもかかわらずモータ2 が操作不能(スイッチ21,22等を作動させてもウイ ンドガラス3が作動しない状態)となるからである。 【0025】次に、異常検知のための検出回路(モータ 2の通電状態を検出する回路) の各種具体例を説明す る。まず、図3(a)に示す検出回路20aは、モータ 2の通電ラインに設けたシャント抵抗21の各端子電圧 を、ノイズフィルタ22を介して比較器23に入力し、 この比較器23の出力とディスイネーブル信号が両方と もアクティブとなったときに、オンとなるAND回路2 4の出力を検出信号としたものである。この場合、比較 器23は、シャント抵抗21の各端子の電位差(シャン ト抵抗21の電圧降下であり、モータ2の電流値に比例 する値)が、規定のしきい値を超えると出力がアクティ ブになる。このため、モータ2が駆動状態(特に、ウイ ンドガラス3が全開又は全閉位置に張り付いている状 態)にある場合には、検出信号がオンとなり、CPU1 1 a にてモータ2が駆動状態にあることが検知できる。 なお、ディスイネーブル信号は、例えばCPU11aの 制御で出力される信号であり、CPU11aが動作モー ドにあるときには非アクティブとなり、CPU11aが WAITモード又は待機モードであるときにアクティブ となる。これにより、通常動作時には、上記検出信号に よる割り込みが発生しないようにしている。

12 【0026】次に、図3(b)に示す検出回路20b

は、一方のリレー16の各端子電圧 (コモン端子と常閉 接点端子の電圧)を、ノイズフィルタ22を介して比較 器23に入力するもので、他は検出回路20aと略同様 である。この場合、比較器23は、リレー16の各端子 の電位差(リレー16の接点抵抗の電圧降下であり、モ ータ2の電流値に比例する値)が、規定のしきい値を超 えると出力がアクティブになる。このため、検出回路2 0 a と同様に、この検出回路20bの出力によってモー タ2が駆動状態にあることが検知できる。次に、図3 (c) に示す検出回路20cは、一方のリレー16の常 閉接点端子の電圧と、モータ2のUP側のコイル端子の 電圧を、ノイズフィルタ22を介して比較器23に入力 するもので、他は検出回路20aと略同様である。 【0027】次に、図4(a)に示す検出回路20d は、モータ2の各コイル端子の電圧を、ノイズフィルタ 22を介して比較器23aに入力するもので、比較器2 3 a の出力側にはモータ回転判定ロジック回路 2 5 が設 けられており、他は検出回路20aと略同様である。こ

は、モータ2の各コイル端子の電圧を、ノイズフィルタ2を介して比較器23aに入力するもので、比較器23aに入力するもので、比較器23aに入力するもので、比較器23aに入力するもので、比較器23aは、二つの出力を有するもので、例えば、各コイル端子の電位差(モータ2の電圧降下のしきい値を超えると一方の出力がアクティブとなり、規定の負のしきい値を下回ると他方の出力がアクティブになる。そして、モータ回転判定ロジック回路25は、比較器23aの各出力に基づいてモータ2が回転状態であると出力をアクティブとするものである。このため、やはりこの検出回路20dの出力によってもモータ2が駆動状態にあることが検知できる。

【0028】次に、図4(b)に示す検出回路20e は、検出信号が二つ(割り込みが2本)あり、モータ2 の駆動方向が検知できるものである。この場合、モータ 2の各コイル端子の電圧が、ノイズフィルタ22を介し て比較器23aに入力され、比較器23aの出力側には AND回路24が二つ設けられている。そして、比較器 23aの一方の出力とディスイネーブル信号が両方とも アクティブとなったときに、一方のAND回路24の出 力(一方の検出信号)がオンとなり、比較器23aの他 方の出力とディスイネーブル信号が両方ともアクティブ となったときに、他方のAND回路24の出力(他方の 検出信号) がオンとなるものである。このような検出回 路であると、モータ2の駆動方向によって何れか一方の 検出信号がオンとなるため、CPU11aにおいては、 モータ2が駆動状態にあることと、その駆動方向が検知 できる。次に、図4 (c) に示す検出回路20fは、各 リレーコイル15a、16aの両端子電圧をそれぞれ入 力するノイズフィルタ22と比較器23を2系統設け て、各比較器23の出力を入力とするモータ回転判定ロ 50 ジック回路 2 5 a を、AND回路 2 4 の入力側に設けた

ものである。この場合、各比較器 2 3 は、対応するリレーコイルの両端子の電位差(リレーのコイル抵抗による電圧降下)が、規定のしきい値を超えると出力がアクティブになる。また、モータ回転判定ロジック回路 2 5 a は、何れか一方の比較器 2 3 の出力がアクティブになると、その出力(AND回路 2 4 の一方の入力)がアクティブになる。このため、モータ 2 が駆動状態にある場合には、検出信号(AND回路 2 4 の出力)がオンとなり、CPU11 aにおいてモータ 2 が駆動状態にあることが検知できる。

13

【0029】なお、本発明は以上説明した実施の形態に限られない。例えば、フェール復帰制御を実行するタイミングは、車両におけるIGスイッチの操作時等に限定されず、例えば所定周期で定期的に行う態様でもよい。また、車両におけるIGスイッチ以外のスイッチ類が操作された時(例えば、車両のアクセサリ(ACC)スイッチがオン操作された時)にもフェール復帰制御を実行する態様でもよい。ACCスイッチがオン操作された時にも実行するようにすれば、ACCスイッチがオン状態でパワーウインドが動作可能となる車種の場合に有意義20である。

[0030]

【発明の効果】この発明の駆動装置によれば、モータが勝手に駆動状態となる異常発生時には、リレーの強制通電により二つのリレーを駆動状態とすることによってモータ駆動状態が強制停止されるから、異常発生時のフェールセーフ機能が低コストに実現できる。しかも、フェール状態となった後には、フェール復帰制御によって、*

* 前記異常が解消したか否かが判定され、解消されている場合にはフェール状態が解除される(リレーの強制通電が停止される)。このため、前記異常が解消されたにもかかわらず、リレーの強制通電が継続されて、装置の暗電流が増大した状態がいつまでも継続されてしまう問題が解消される。特に、車両における駆動装置の場合には、上記暗電流の増大状態が継続することによる車両のバッテリ上がりが回避される。

【図面の簡単な説明】

10 【図1】パワーウインド駆動装置の要部構成と制御処理を示す図である。

【図2】パワーウインド駆動装置の制御処理とマイコンの状態遷移を示す図である。

【図3】パワーウインド駆動装置の検出回路を示す図である。

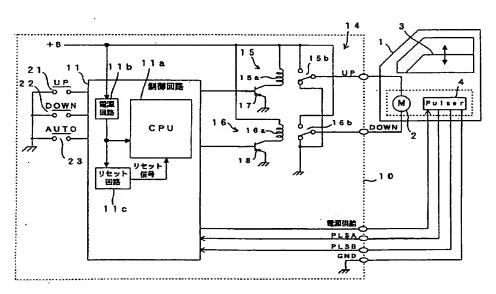
【図4】パワーウインド駆動装置の検出回路を示す図である。

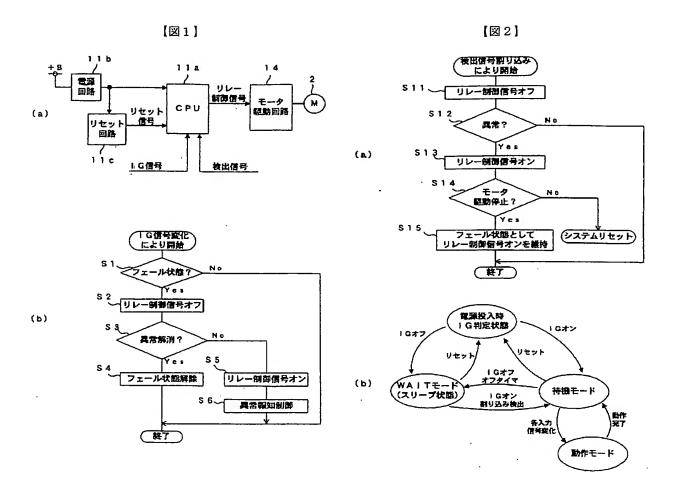
【図5】パワーウインド駆動装置の基本構成を示す図である。

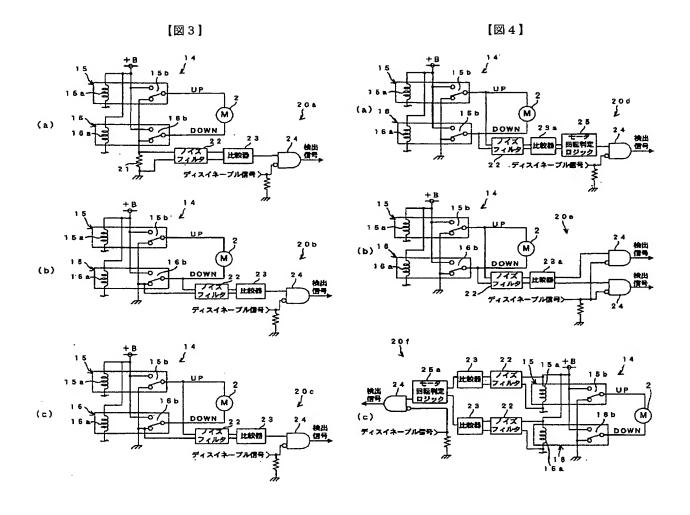
20 【符号の説明】

- 2 モータ
- 3 ウインドガラス (車両の可動部)
- 4 パルス発生器
- 10 制御ユニット (駆動装置)
- 11 制御回路(制御手段)
- 15, 16 リレー
- 17, 18 トランジスタ (スイッチング素子)

【図5】







フロントページの続き

(72)発明者 杉浦 節彦

京都市下京区塩小路通堀川東入南不動堂町 801番地 オムロン株式会社内 F ターム(参考) 2E052 AA09 CA06 EA14 EA16 EB01

GA08 GA10 GB13 GB15 GD09

KA13 LA08

3D127 AA07 CB00 CC05 DF04 DF33

5H571 AA03 BB08 CC04 DD00 EE02

FF01 FF06 FF09 GG04 HA04

HB01 HC02 HD01 JJ03 JJ26

LL22 MM02